

# 편집일정

2005	디자인 코너	테스트 및 계속
1월 1-15일	SiGe 파워 앰프 스위칭 레귤레이터 클럭 관리 미디어 프로세서 메모리 관리 빌딩블록: 마이크로프로세서 코어 통합 빌딩블록: 필터 회로 설계	프로토콜 분석기 MPEG 테스트
1월 16-31일	플래시 MCU 스마트 안테나 메모리 인터페이스 설계 하드웨어 가속 빌딩 블록: xDSL 설계 빌딩 블록: LCD 인터페이스	지터 분석 데이터 수집
2월 1-15일	디스크리트 파워 칩간 인터커넥트 디바이스 드라이버 스위치 디바운싱 빌딩 블록: 멀티모드 셀룰러폰 설계 빌딩 블록: OLED 디스플레이	로직 BIST EMI 테스트
2월 16-28일	PCI Express NAND 대 NOR 플래시 GPS 중심의 텔레매틱스 실시간 자바 빌딩 블록: 시리얼 UART 빌딩 블록: 전력관리 인터페이스 (PMI)	무선 필드 테스트 시스템 모델 검증
3월 1-15일	전자 엔진 제어 WLAN QoS ASSP 기반의 설계 임베디드 코드 압축 빌딩 블록: 오디오 프로세싱 회로 빌딩 블록: RF CMOS 트랜시버	파워 벤치마킹 신호 모니터
3월 16-31일	IEEE 1394c 모바일 2D/3D 그래픽 차량내 전자 서브시스템 FPGA 프로그래밍 빌딩 블록: 시리얼 ATA 빌딩 블록: DVD-R 리퍼런스 플랫폼	가상 장비 시스템 시뮬레이션
4월 1-15일	셀 밸런싱 고출력 LED 멀티칩 패키징 무작위 수의 생성 빌딩 블록: LCD 백라이트 솔루션 빌딩 블록: STB 프론트엔드 설계	SoC 디버깅 타이머 압력 모니터

# 편집일정

2005	디자인 코너	테스트 및 계측
4월 16-30일	시그널 컨디셔닝 IEEE 802.11n PoE (Power-over-Ethernet) 멀티프로토콜 라벨 스위칭 (MPLS) 빌딩 블록: 네트워크 API 빌딩 블록: 카메라폰 모듈	열 측정 근접 센서
5월 1-15일	WLAN 밴드/MAC 설계 규칙 점검 (DRC) AC-DC/DC-DC 컨버터 DSP 기반의 퍼지 로직 빌딩 블록: HDTV 디코더 빌딩 블록: USB OTG	시그널 경보/진단 시스템 스펙트럼 분석기
5월 16-31일	임베디드 펌웨어 업그레이드 RF 디지털화 100 나노미터 이하에서의 DFM WiMax 빌딩 블록: LVDS 빌딩 블록: Flat-panel displays 평판 디스플레이	펄스 패턴 생성기 생체계측 감지 기술
6월 1-15일	시리얼 스위칭 CMOS 스케일링 홈 게이트웨이 DAC의 해상도 향상 빌딩 블록: 스마트 폰 빌딩 블록: MPEG-4 비디오 스트리밍	파형 생성기 잡음 측정 시스템
6월 16-30일	고밀도 PCB 설계 전력 최적화 기술 Zigbee 프로토콜 스택 디지털 비디오 빌딩 블록: 파워 모듈 설계 빌딩 블록: 이미지 센서	ABV(Assertion-based verification) 기법 고속 PCB 테스트

## 편집일정 관련 문의

인 포커스 : Vivek Nanda (vnanda@eetasia.com)

디자인 코너 와 테스트 및 계측 : Majeed Kamran (mkamran@eetasia.com)

한국판에 대한 기술 기사 기고: 박동욱 (dwpark@eetkorea.com)

주

별(\*) 표시된 기사들은 중국판에 게재될 예정입니다.

편집 일정에 포함된 토픽들은 필요시 언제라도 변경될 수 있습니다.

전자엔지니어(EETimes-Korea)지의 편집 일정은 PDF 버전으로도 제공되고 있습니다.